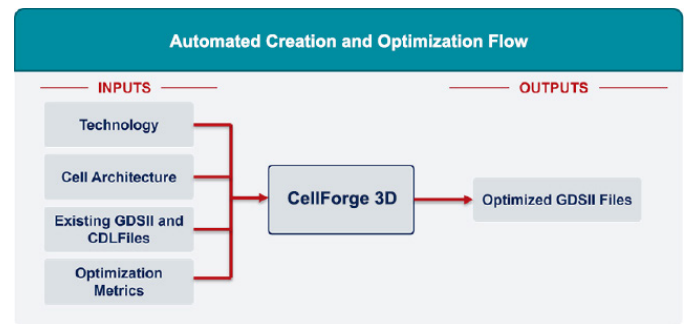


개요

CellForge 3D™는 신규 첨단 기술 노드에서 디지털 스탠더드 셀 라이브러리 설계의 과제를 해결합니다. 10nm 이하 노드의 엄격한 제약 조건을 활용하여, 트랜지스터 넷리스트로부터 GDSII 레이아웃을 자동으로 생성하는 솔루션을 제공합니다. CellForge 3D는 전력, 성능, 면적 (PPA) 지표를 탐색 및 인코딩하고 라이브러리를 확대하여, 설계 규칙 및 아키텍처의 수정이 레이아웃 결과에 미치는 영향을 평가하는 프레임워크를 제공합니다. 또한, CellForge 3D는 TCL 스크립트를 활용한 포괄적인 레이아웃 설정 인터페이스를 제공하고, 타사의 검증 툴 (DRC, LVS, PEX)과 원활하게 통합되어, 레이아웃 편집 플로우에서 유연하게 사용할 수 있습니다.

특징

- 트랜지스터 넷리스트에서 DRC 무결점 GDSII 생성
- 첨단 리소그래피 패턴링 및 설계 제약 조건 지원
- 유연한 기술 모델링으로 디자인 탐색
 - 단일, 이중, 비균일 높이
 - 후면 전력 및 신호 라우팅
- 기존 플로우에 대한 중단을 최소화하여 사인오프 및 레이아웃 편집 환경과 통합



CellForge 3D Flow

장점

- 레이아웃 설계 생산성의 대폭 향상
- DRC 수정을 위해 기존 GDSII를 다시 라우팅 또는 솔루션 추가 생성 가능
- 신속한 디자인 탐색, 라이브러리 확장, DTCO 가능
- PPA 최적화를 위해 설정 가능한 체계적 인터페이스 제공

다양한 레이아웃 자동화 플로우

- 트랜지스터 넷리스트에서 라이브러리 생성
- DFM/PDK 변경에 대해 레이아웃 업데이트
- 레이아웃 PPA 최적화
- 셀 확장 및 특수화

지원 플랫폼

- Red Hat Enterprise Linux® version 7

